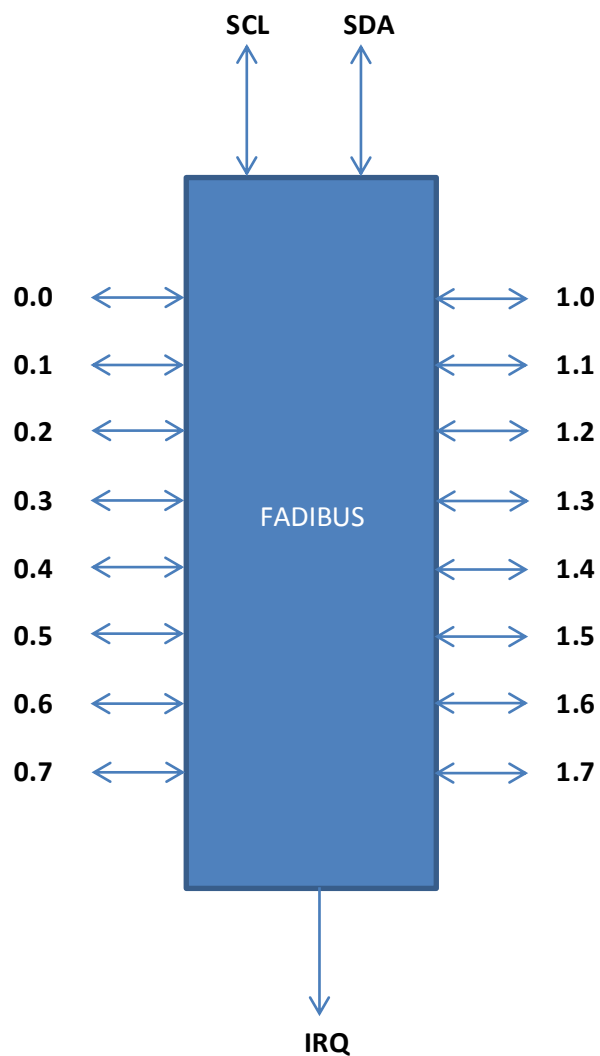


## BLOQUE FUNCIONAL DE LA TARJETA FADIBUS



Los puertos 0 y 1 disponen de 8 bits cada uno.

Tiene una salida de interrupción ante un cambio de cualquier línea configurada como entrada.